**------------------- ARQUITECTURA DE COMPUTADORAS -----------------**

**Práctica:**

Unidad de Control

**Alumnos:**

* Huerta García Carlos
* Meza Vargas Brandon David
* Shim Kyuseop

**Equipo:**

9

**Grupo:**

3CM13

**Profesor:**

Víctor Hugo García Ortega

**Tabla de recursos**

|  |  |  |  |
| --- | --- | --- | --- |
| **Recurso** | **Usado** | **Disponible** | **Porcentaje utilizado (%)** |
| No. de LUT’s | 19 | 63,400 | 0.05 |
| No. de FF’s | 0 | 126,800 | 0 |
| No. de Slices | 7 | 15, 850 | 0.05 |
| No. de RAM’s de un puerto | 0 | 63,400 |  |
| No. de RAM’s de dos puestos | 0 | 31,700 | 0 |

Dispositivo usado: **ARTIX-7 FPGA 7A100T**

Tiempo del retardo mayor: **4,500ns**